

## Оглавление

Предисловие . . . . .	3
<b>Глава 1. Общие принципы построения ЭВМ семейства «Электроника»</b>	<b>4</b>
1.1. Архитектура ЭВМ . . . . .	4
1.2. Канал обмена информацией . . . . .	6
1.3. Организация центрального процессора . . . . .	9
1.4. Организация оперативной памяти . . . . .	18
1.5. Система команд . . . . .	33
<b>Глава 2. Внешние устройства ЭВМ</b>	<b>48</b>
2.1. Устройства внешней памяти . . . . .	48
2.2. Устройства ввода-вывода . . . . .	57
<b>Глава 3. Мини-ЭВМ семейства «Электроника»</b>	<b>61</b>
3.1. Общая характеристика . . . . .	61
3.2. Мини-ЭВМ «Электроника 100-25» . . . . .	69
3.3. Мини-ЭВМ «Электроника 79» . . . . .	99
<b>Глава 4. МикроЭВМ семейства «Электроника»</b>	<b>119</b>
4.1. Общая характеристика . . . . .	119
4.2. МикроЭВМ «Электроника 60» и «Электроника 60М» . . . . .	123
4.3. МикроЭВМ «Электроника 60-1» . . . . .	129
4.4. МикроЭВМ «Электроника 81-1» . . . . .	137
4.5. Виды памяти . . . . .	140
4.6. Интерфейсы внешних устройств . . . . .	147
<b>Глава 5. Быстродействующие периферийные процессоры</b>	<b>183</b>
5.1. Общая характеристика . . . . .	183
5.2. Быстродействующий периферийный процессор «Электроника МТ-70» . . . . .	189
5.3. Быстродействующий периферийный процессор «Электроника МТ-70» . . . . .	196
<b>Глава 6. Базовое программное обеспечение</b>	<b>204</b>
6.1. Операционные системы . . . . .	204
6.2. Системы программирования . . . . .	241
<b>Глава 7. Комплексы для систем автоматизированного проектирования</b>	<b>257</b>
7.1. Технические средства комплексов проектирования . . . . .	258
7.2. Программное обеспечение . . . . .	262
7.3. Комплексы для систем проектирования . . . . .	267
Приложение 1. Система команд ЭВМ «Электроника» . . . . .	273
Приложение 2. Алгоритмы быстродействующих периферийных процессоров . . . . .	281
Приложение 3. Директивы и программные запросы операционных систем . . . . .	287
Список литературы . . . . .	294